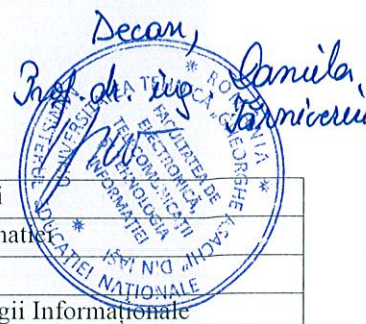


**FISA DISCIPLINEI**  
ANUL UNIVERSITAR  
2019-2020



**1. Date despre program**

1.1 Institutia de invatamant superior	Universitatea Tehnica "Gheorghe Asachi" din Iasi
1.2 Facultatea / Departamentul	Electronica, Telecomunicatii si Tehnologia Informatiei
1.3 Departamentul	Bazele Electronicii
1.4 Domeniul de studii	Inginerie Electronica, Telecomunicações și Tehnologii Informaționale
1.5 Ciclul de studii	Licenta
1.6 Programul de studii / Calificarea	Microelectronica, Optoelectronica și Nanotehnologii, Electronica Aplicata si Sisteme Inteligente, Tehnologii si Sisteme de Telecomunicatii

**2. Date despre disciplina**

2.1 Denumirea disciplinei: <b>CIRCUITE INTEGRATE DIGITALE</b>							
2.2 Titularul activitatilor de curs			Conf. dr. ing. Damian Imbrea				
2.3 Titularul activitatilor de seminar			S. I. dr. ing. Nicolae Cojan				
2.4 Anul de studiu	2	2.5 Semestrul	4	2.6 Tipul de evaluare	examen	2.7 Regimul disciplinei	DID211

**3. Timpul total estimat (ore pe semestru al activitatilor didactice)**

3.1 Numar de ore pe saptamana	6	din care: 3.2 curs	3	3.3 proiect/laborator	1/2
3.4 Total ore din planul de invatamant	84	din care: 3.5 curs	42	3.6 proiect/laborator	14/28
Distributia fondului de timp					ore
Studiul dupa manual, suport de curs, bibliografie și notițe					21
Documentare suplimentara in biblioteca, pe platformele electronice de specialitate si pe teren					7
Pregatire seminarii/laboratoare, teme, referate, portofolii și eseuri					21
Tutoriat					6
Examinari					5
Alte activitati					
3.7 Total ore studiu individual	60				
3.9 Total ore pe semestru	144				
3. 10 Numarul de credite	6				

**4. Preconditii (acolo unde este cazul)**

4.1 de curriculum	
4.2 de competențe	

**5. Conditii (acolo unde este cazul)**

5.1. de desfasurare a cursului	Tablă, videoproiector
5.2. de desfasurare a laboratorului	Tabla; mese de lucru dotate cu osciloscop, generator de semnal, sursă de tensiune stabilizată, multimetru, sonde și corderne de măsură, componente electronice, plăci de



<b>Laborator:</b> L1. Porți logice TTL și CMOS – 2 ore L2. Implementarea funcțiilor logice – 2 ore L3. Multiplexoare – 2 ore L4. Decodificatoare – 2 ore L5. Latch-uri – 2 ore L6. Bistabili D – 2 ore L7. Bistabili JK – 2 ore L8. Circuite secvențiale asincrone – 2 ore L9. Generatoare de semnale periodice – 2 ore L10,11. Numărătoare – 4 ore L12. Registre – 2 ore	- Explicatii la tabla - Aparatura de laborator	
<b>Bibliografie</b> 1. D. Imbrea, Circuite Logice Combinationale, Ed.Gh. Asachi, Iasi, 2004 2. D. Imbrea, Circuite Logice Secventiale Sincrone, Ed. Politehniun, Iasi, 2013 3. Indrmumare de laborator si de proiect 4. Documentatie Cadence si Mentor Graphics		

9. Coroborarea continuturilor disciplinei cu asteptarile reprezentantilor comunitatii epistemice, asociatiilor profesionale si angajatori reprezentativi din domeniul aferent programului

#### 10. Evaluare

Tip activitate	10.1 Criterii de evaluare	10.2 Metode de evaluare	10.3 Pondere din nota finala
10.4 Curs	Insusirea notiunilor tratate in cadrul cursului.	Examen scris compus din 4 probleme.	60%
10.5 Proiect/laborator	Participarea la realizarea lucrarilor de laborator si a etapelor de proiect.	Notarea la fiecare lucrare de laborator si etapa de proiect	10% / 20%
	Teste pe parcursul semestrului		10%
10.6 Standard minim de performanta			
• Note minime 5(cinci) la fiecare din probele laborator, proiect si examen scris.			

Data completarii

Semnatura titularului de curs

Semnatura titularului de seminar / laborator

septembrie 2019

Data avizarii in departament

Semnatura directorului de departament