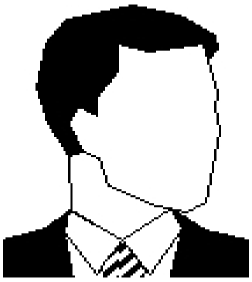

DĂNUŢ BURDIA

Conferenţiar dr. ing.

Departamentul de Telecomunicaţii şi tehnologii informaţionale
Membru IEEE

Contact Email | Pagina personală | Telefon: 0232 213737, int. 1642

Cursuri predate

Analiza asistată de calculator a circuitelor electronice
Limbaje de descriere hardware
Proiectarea asistată de calculator a sistemelor digitale
Instrumente şi inginerie soft pentru microelectronică
Proiectarea şi verificarea cu HDL a circuitelor digitale

Domenii de interes

Modelarea componentelor şi circuitelor electronice
Proiectarea circuitelor VLSI în tehnologie CMOS
Limbaje de descriere hardware

Publicaţii selectate

[1] D. Burdia, R. G. Bozomitu, V. E. Cosma, "Some aspects [illegible] modeling [illegible]", *Proc. ISSE'04*, Sofia, Bulgaria, vol. 24, p
[2] C. Ionascu, D. Burdia, "Design and implementation of video DAC [illegible] CMOS technology", *Proc. SCS'03*, Iaşi, Romania, pp. 381-384, 2003
[3] D. Burdia, G.S. Popescu, *Proiectare asistată de calculator a circuitelor electronice. SPICE–VHDL*, Ed. Matrix ROM, Bucureşti, 1999
[4] V.M. Cosma, M. Lozovan, D. Burdia, "[illegible] for Temperature Measurement", *Proc. Suppl. of Balkan Physics Letters* 5, pp. 2159-2162, 1997
[5] V.M. Cosma, M. Lozovan, D. Burdia, "On a Possibility to Measure Temperatures", *Proc. EUROSENSORS XI*, Warsaw, Poland, pp. 1337-1340, 1997

Alte activităţi

Membru al *IEEE Circuits and Systems Society*

{backbutton}